

# Une approche totalement instanciée pour la planification HTN

Abdeldjalil Ramoul<sup>1,2</sup>, Damien Pellier<sup>1</sup>, Humbert Fiorino<sup>1</sup>, Sylvie Pesty<sup>1</sup>

<sup>1</sup> Université Grenoble Alpes  
Laboratoire d'Informatique de Grenoble  
700 avenue Centrale - 38401 - Saint-Martin-d'Hères, France  
<http://www.liglab.fr/>

<sup>2</sup> Intrinsec  
215 Avenue Georges Clemenceau - 92024 - Nanterre, France  
<https://www.intrinsec.com/>

**Abstract** : De nombreuses techniques de planification ont été développées pour permettre à des systèmes autonomes d'agir et de prendre des décisions en fonction de leurs perceptions de l'environnement. Parmi ces techniques, la planification HTN (*Hierarchical Task Network*) est l'une des techniques les plus utilisées en pratique. Contrairement aux approches classiques de la planification, la planification HTN fonctionne par décomposition récursive d'une tâche complexe en sous-tâches jusqu'à ce que chaque sous-tâche puisse être réalisée par l'exécution d'une action. Cette vision hiérarchique de la planification permet une représentation plus riche des problèmes de planification tout en guidant la recherche d'un plan solution et en apportant de la connaissance aux algorithmes sous-jacents. Dans cet article, nous proposons une nouvelle approche de la planification HTN dans laquelle, comme en planification classique, nous instancions l'ensemble des opérateurs de planification avant d'effectuer la recherche d'un plan solution. Cette approche a fait ses preuves en planification classique. Elle est utilisée par la plupart des planificateurs contemporains mais n'a, à notre connaissance, jamais été appliquée dans le cadre de la planification HTN. L'instanciation des opérateurs de planification est pourtant nécessaire au développement d'heuristiques efficaces et à l'encodage de problèmes de planification HTN dans d'autres formalismes tels que SAT ou CSP. Nous présentons dans la suite de l'article un mécanisme générique d'instanciation. Ce mécanisme implémente des techniques de simplification permettant de réduire la complexité du processus d'instanciation inspirées de celles utilisées en planification classique. Pour finir nous présentons des résultats obtenus sur un ensemble de problèmes issus des compétitions internationales de planification avec une version modifiée du planificateur SHOP utilisant notre technique d'instanciation.

## 1 Introduction

Agir et prendre des décisions rationnelles en fonction des perceptions de l'environnement est une problématique centrale des systèmes autonomes et intelligents. La planification en cherchant à rendre calculable ce processus de décision a développé de nombreuses techniques pour répondre à cette problématique. Parmi l'ensemble de ces techniques, la planification HTN (*Hierarchical Task Network*) est l'une des techniques qui est la plus utilisée en pratique (Weser *et al.*, 2010; Bevacqua *et al.*, 2015; Strenzke & Schulte, 2011) pour des raisons d'efficacité mais aussi pour l'expressivité des langages HTN qui permettent de spécifier dans les domaines de planification des connaissances métier de haut niveau d'abstraction pouvant être utilisées par les algorithmes sous-jacents pour guider de manière efficace la recherche d'un plan solution. Contrairement à la planification classique (Fikes & Nilsson, 1971) où le but est défini comme un ensemble de propositions à atteindre, en planification HTN le but s'exprime comme une tâche ou un ensemble de tâches à réaliser auxquelles il est possible d'associer des contraintes. Ce couple tâches contraintes est appelé un *réseau de tâches*. La recherche d'un plan solution consiste à décomposer le réseau de tâches initiales définissant le but, en respectant les contraintes spécifiées, en un ensemble de sous-tâches primitives qui peuvent être exécutées par une action au sens classique de la planification. La décomposition est réalisée en appliquant des règles de décomposition définies par des opérateurs hiérarchiques de planification appelés

*méthodes*. Chaque méthode définit une décomposition possible d'une tâche en un ensemble de sous-tâches avec les contraintes qui les lient. La décomposition se termine lorsque le processus de décomposition aboutit à un réseau de tâches contenant uniquement des tâches primitives exécutables par une action et dont l'ensemble des contraintes associées sont vérifiées.

Les planificateurs HTN peuvent être divisés en deux grandes familles (Georgievski & Aiello, 2015). Cette division s'appuie sur la nature de l'espace de recherche utilisé par ces algorithmes: recherche dans un espace de plans ou dans un espace d'états. Dans la première catégorie, l'espace de recherche est constitué de plans sous forme de réseau de tâches dans lequel les planificateurs ne maintiennent pas d'état pendant la recherche. À chaque étape du processus de recherche le réseau de tâches obtenu après une décomposition est considérée comme un plan partiel avec des contraintes qu'il faut satisfaire dans les décompositions suivantes. Cette représentation de l'espace de recherche permet de décomposer le réseau initial de tâches en un plan solution partiellement ordonné. On peut citer dans cette catégorie, les planificateurs *NOAH* (*Nets Of Action Hierarchies*) (Sacerdoti, 1975b,a), *Nonlin* (*Non-Linear Planner*) (Tate, 1976, 1977), *O-Plan* (Currie & Tate, 1991) et *O-Plan2* (Tate *et al.*, 1994), *SIPE* (*System for Interactive Planning and Execution*) (Wilkins, 1984) et *SIPE-2* (Wilkins, 1990). En 1994 l'algorithme *UMCP* (*Universal Method Composition Planner*) (Erol *et al.*, 1994) est le premier algorithme HTN dont la correction et la complétude sont prouvées. Dans la seconde catégorie, les planificateurs maintiennent des états pendant la recherche. On associe ces états aux réseaux de tâches. Le processus de décomposition commence en choisissant les tâches à décomposer dans l'ordre d'exécution, puis applique la méthode de décomposition dont les préconditions sont vérifiées dans l'état précédant la tâche décomposée. On peut citer par ordre chronologique comme planificateur de cette catégorie, *SHOP* (Nau *et al.*, 1999), *SHOP2* (Nau *et al.*, 2003) et *SIADDEX* (de la Asunción *et al.*, 2005).

Parallèlement au développement de la planification HTN, de nombreux algorithmes de planification performants n'utilisant pas de représentation hiérarchique ont été développés, par exemple *Fast Forward* (Hoffmann & Nebel, 2001) ou encore *Fast Downward* (Helmert, 2006; Seipp *et al.*, 2014). Ils reposent tous sur une étape de pré-traitement qui consiste à dénombrer les actions possibles à partir des opérateurs de planification définis dans le domaine. Cette étape est cruciale pour ces algorithmes pour plusieurs raisons. Tout d'abord, cette étape de dénombrement ou d'instanciation permet de réduire le nombre d'actions du problème de planification grâce à des mécanismes de simplification. Ceci a pour conséquence de réduire le coefficient de branchement de l'espace de recherche. En second lieu, le fait de dénombrer l'ensemble des actions d'un problème de planification permet de réaliser une étude a priori des propriétés du monde atteignables. Cette étude est un préalable indispensable à l'élaboration et au développement d'heuristiques efficaces pour guider la recherche d'un plan solution (Hoffmann & Nebel, 2001; Geffner & Haslum, 2000; Haslum *et al.*, 2005; Hoffmann *et al.*, 2004; Richter *et al.*, 2008; Helmert *et al.*, 2014). Troisièmement, cette étape de pré-traitement est un prérequis nécessaire à l'encodage d'un problème de planification dans des formalismes tels que CSP (Kambhampati, 2000; Barták *et al.*, 2010; Lopez & Bacchus, 2003) ou SAT (Kautz *et al.*, 1992; Rintanen, 2012, 2014; Kautz & Selman, 1999). Toutefois, à notre connaissance, ce pré-traitement n'a jamais été réalisé et adapté dans un contexte HTN. Pour toutes ces raisons, il serait intéressant d'effectuer l'instanciation et une simplification des opérateurs de planification, en intégrant la dimension hiérarchique, afin de réduire le nombre de décompositions possibles et la complexité de l'espace de recherche.

Dans cet article nous proposons une extension des mécanismes d'instanciation classiques pour la planification dans un contexte HTN. Nous montrons notamment comment il est possible de généraliser les mécanismes de simplification développés pour l'instanciation des opérateurs classiques de planification à l'instanciation des méthodes. Pour cela, nous réutilisons les règles d'instanciation et de simplification des opérateurs et des prédicats développées en planification non hiérarchique et définissons de nouvelles règles pour les méthodes de décomposition adaptées aux problèmes de planification HTN.

Dans un premier temps, nous commençons par donner un exemple de problème HTN qui sert de fil conducteur tout au long de l'article et présentons le formalisme HTN. Par la suite nous introduisons le problème de l'instanciation des problèmes de planification HTN et explicitons sa complexité. Dans un second temps, nous détaillons les mécanismes d'instanciation et de simplification proposés pour les problèmes de planification HTN et présentons une version modifiée de l'algorithme *SHOP* que nous avons nommé *iSHOP* (*instantiated SHOP*) qui prend en entrée un problème totalement instancié. Enfin, nous montrons dans quelle mesure notre version de *SHOP* améliore les performances en termes de temps de recherche d'un plan solution par rapport à l'algorithme *SHOP*.

## 2 Un exemple introductif

Nous commençons par définir le problème *rover* que nous avons choisi comme exemple conducteur tout au long de cet article. Cet exemple se représente simplement dans un formalisme HTN et a servi entre autres de benchmark au planificateur SHOP. Ce domaine est une version simplifiée de la mission d'exploration de Mars menée en 2003 par la NASA. Il a aussi été utilisé dans la troisième et la cinquième compétition de planification qui se sont déroulées respectivement en 2002 et 2006. Il traite du déplacement de robots, de l'échantillonnage de sols, de la prise d'image et de la transmission de données de plusieurs rovers. Les robots sont dotés d'un ensemble d'équipements et doivent traverser plusieurs zones appelés *waypoints* afin de collecter des échantillons de sol, de rochers ou prendre une cible en photo et les transmettre à leur base ou *lander* à partir d'un waypoint visible depuis la base. La difficulté principale de ce domaine réside dans le fait que chaque rover est prévu pour un certain type de terrain et ne peut donc pas traverser toutes les zones. La figure 1 propose une représentation d'un problème très simple extrait du domaine rover où la prise et la transmission d'image sont ignorées. Dans l'état initial, le rover est dans le waypoint3, avec la base située au waypoint0, des échantillons de sol dans les waypoints 0, 2 et 3 ainsi que des échantillons de rochers dans les waypoints 1, 2 et 3. La tâche à réaliser consiste à collecter et transmettre l'échantillon de rocher qui se trouve dans le waypoint1 au lander. Le plan pour résoudre ce problème se présente alors comme suit: Le rover se déplace du waypoint3 vers le waypoint1, collecte l'échantillon de rocher puis le transmet à sa base située au waypoint0.

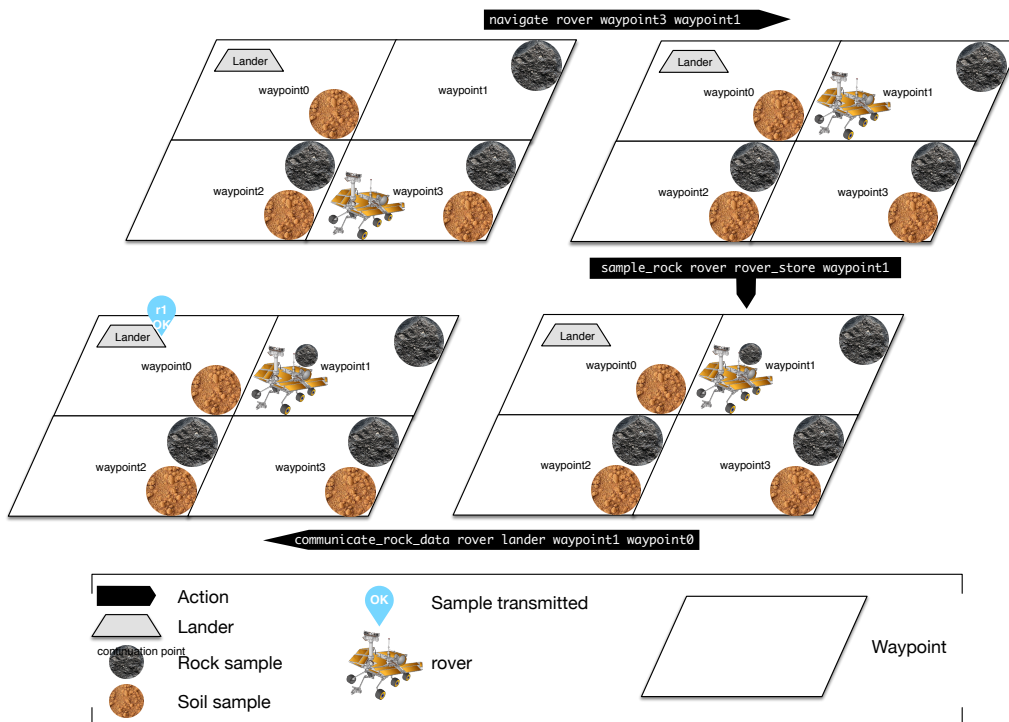


Figure 1: Exemple de problème du domaine rover.

## 3 Le formalisme HTN

L'instanciation des problèmes de planification en général et des problèmes HTN plus particulièrement repose sur des mécanismes agissant sur le problème de planification. Avant d'aborder le processus d'instanciation et sa complexité, nous commençons d'abord par définir le formalisme HTN.

**Définition 3.1** Un problème HTN est un quadruplet  $P = (s_0, w, O, M)$  où  $s_0$  est l'état initial défini par un ensemble de propositions qui caractérisent le monde,  $w$  est un réseau de tâches initial qui définit le but,

$O$  est un ensemble d'opérateurs qui définissent les actions qui peuvent être réalisées, et  $M$  un ensemble de méthodes qui définissent les décompositions possibles d'une tâche composée en tâches primitives.

**Définition 3.2** Un opérateur est un triplet  $o = (name(o), pre(o), eff(o))$  où  $name(o)$  est une expression syntaxique de la forme  $t(u_1, \dots, u_k)$  où  $t$  est le nom de l'opérateur et  $u_1, \dots, u_k$  sont des variables ou des constantes typées qui définissent les paramètres de l'opérateur.  $pre(o)$  définit les préconditions de l'opérateur qui doivent être vérifiés pour le déclencher.  $eff(o)$  sont les effets de l'opérateur qui définissent les propriétés générées par l'opérateur.  $pre(o)$  et  $eff(o)$  sont représentés sous la forme d'une expression logique. Leurs sous ensembles  $pre^+(o)$ ,  $pre^-(o)$ ,  $eff^+(o)$ ,  $eff^-(o)$  représentent des sous-ensembles positifs et négatifs.

Une action  $a$  est un opérateur totalement instancié qui définit une fonction de transition permettant de passer d'un état  $s$  à un état  $s'$  comme suit:  $s' = ((s \setminus eff^-(a)) \cup eff^+(a))$ .  $a$  est applicable dans un état  $s$  si  $pre^+(a) \subseteq s$  et  $pre^-(a) \cap s = \emptyset$ . Toutes les formules atomiques d'une action sont totalement instanciées et appelées, par abus de langage, *propositions*. L'exemple 3.1 montre l'opérateur *navigate* du domaine *rover*,  $?x$ ,  $?p1$  et  $?p2$  sont ses paramètres.

**Exemple 3.1 :**

```
(: action navigate
  :parameters (?x - rover ?p1 - waypoint ?p2 - waypoint)
  :precondition
    (and (available ?x) (at ?x ?p1)
          (can_traverse ?x ?p1 ?p2) (visible ?p1 ?p2))
  :effect (and (not(at ?x ?p1)) (at ?x ?p2))
)
```

**Définition 3.3** Une méthode est un triplet  $m = (name(m), subtasks(m), constr(m))$ , où  $name(o)$  est, comme pour un opérateur, une expression syntaxique de la forme  $t(u_1, \dots, u_k)$  où  $t$  est le nom de la méthode et  $u_1, \dots, u_k$  sont des variables ou des constantes typées qui sont utilisées dans la méthode.

Une ou plusieurs méthodes peuvent décomposer la même tâche  $t(m)$ . Chaque méthode représente une façon différente de la réaliser.  $subtasks(m)$  est l'ensemble de tâches qui composent  $t(m)$  avec un *tag* qui les remplace dans le reste de la méthode.  $constr(m)$  est l'ensemble des contraintes qui portent sur  $subtasks(m)$ . Le couple  $(subtasks(m), constr(m))$  est représenté par un *réseau de tâches*.

**Exemple 3.2 :**

```
(: method do_navigate
  :parameters (?x - rover ?from ?to - waypoint)
  :expansion
    ((tag t1 (navigate ?x ?from ?mid))
     (tag t2 (visit ?mid))
     (tag t3 (do_navigate ?x ?mid ?to))
     (tag t4 (unvisit ?mid)))
  :constraints
    (and
      (series t1 t2 t3 t4)
      (before (and (not(can_traverse ?x ?from ?to))
                  (not(visited ?mid))
                  (can_traverse ?x ?from ?mid)) t1)
      (between (visited ?mid) t2 t4)
      (after (and (not(at ?x ?from)) (at ?x ?to)) (t1 t2 t3 t4))
    )
)
```

L'exemple 3.2 montre une méthode du domaine *rover* nommée *do\_navigate* avec *?x*, *?from* et *?to* comme paramètres. Les tâches qui composent *do\_navigate* sont signalées avec le mot clé *:expansion*, et les contraintes portant sur elles par le mot clé *:constraints*.

**Définition 3.4** Une tâche est une expression de la forme  $t(u_1, \dots, u_k)$ , où  $t$  est le nom de la tâche et  $u_1, \dots, u_k$  l'ensemble de ses paramètres. Lors de la définition du domaine ces paramètres peuvent être soit des variables soit des constantes.

Une méthode ou un opérateur sont dit pertinents pour une tâche  $t$  si  $t$  est égal à  $\text{name}(m)$  ou  $t$  est égal à  $\text{name}(o)$ . Il existe deux types de tâches: (1) Des tâches composées qui peuvent être décomposées en sous tâches en appliquant une méthode de décomposition, (2) des tâches primitives définies par des opérateurs et qui ne peuvent pas être décomposées.

L'action (*navigate rover waypoint3 waypoint2*) de la figure 1 est une version instanciée de la tâche primitive (*navigate ?r ?w1 ?w1*). *navigate* est le nom de la tâche et (*?r, ?w1, ?w2*) ses paramètres. (*rover, waypoint3, waypoint2*) sont les constantes représentant les paramètres de la tâche instanciée. On peut citer comme exemple de tâche composée dans le domaine *rover* (*get\_soil\_data ?waypoint*) qui se décompose en sous tâches de navigation, de collecte de sol et de transmission de données.

**Définition 3.5** Un réseau de tâches est le tuple  $tn = (U, C)$ , où  $U$  est un ensemble des tâches et  $C$  un ensemble de contraintes qui portent sur ces tâches. Un réseau de tâches ne contenant que des tâches primitives est dit primitif et représente un plan solution si toutes les contraintes qu'il contient sont satisfaites.

Chaque contrainte représente une condition qui doit être vérifiée dans tous les plans solution. Quatre types de contraintes peuvent être définies dans une méthode:

- *Order constraint* : une contrainte d'ordre est une expression de la forme (*series  $t_1, t_2, \dots, t_k$* ). Elle signifie que dans un plan solution, la tâche  $t_1$  doit être ordonnée avant la tâche  $t_2$ ,  $t_2$  avant  $t_3$  ainsi de suite jusqu'à  $t_k$ .
- *Before constraint* : une contrainte du type *Before* est une expression de la forme (*before ( $\varphi$ ) ( $t_1, \dots, t_k$ )*) où  $\varphi$  est une expression logique, et ( $t_1, \dots, t_k$ ) est une liste de tâches. Les contraintes *Before* servent à vérifier que l'expression  $\varphi$  est vraie dans l'état juste avant la première tâche du groupe ( $t_1, \dots, t_k$ ).
- *After constraint* : les contraintes du type *After* s'écrivent comme des contraintes *Before* sous la forme d'une expression (*after ( $\varphi$ ) ( $t_1, \dots, t_k$ )*) et signifient que  $\varphi$  doit être vraie dans l'état juste après l'exécution de la dernière tâche de ( $t_1, \dots, t_k$ ).
- *Between constraint* : une contrainte *Between* est une expression de la forme de (*between ( $\varphi$ ) ( $t_{11}, \dots, t_{1k}$ ) ( $t_{21}, \dots, t_{2k}$ )*). L'expression logique  $\varphi$  doit être vérifiée dans tous les états entre la dernière tâche de ( $t_{11}, \dots, t_{1k}$ ) et la première de ( $t_{21}, \dots, t_{2k}$ ).

Par rapport au formalisme de la planification classique qui permet de définir les opérateurs, le formalisme HTN rajoute de la connaissance à travers la définition de méthodes de décomposition. On peut voir la définition des méthodes comme une façon de spécifier par des connaissances des heuristiques qui permettent de diriger la recherche. L'utilisation de ces connaissances permet aux algorithmes HTN d'être plus performants.

## 4 Algorithme d'instanciation du problème HTN

L'instanciation des problèmes passe par plusieurs étapes d'énumération et de simplification qui permettent de ne générer que les actions, méthodes et propositions pertinents pour le problème, en réduisant le nombre d'états atteignables et la complexité de la recherche. Pour ce faire, nous nous appuyons sur les travaux de (Koehler *et al.*, 1997) et sur la notion d'inertie introduite par (Koehler & Hoffmann, 1999). Dans cette partie, nous allons commencer par définir le problème de l'instanciation et la complexité qu'implique un tel processus. Ensuite, nous présenterons les deux phases d'instanciation d'un problème HTN, à savoir : (1) la phase d'instanciation des opérateurs. (2) la phase d'instanciation des méthodes.

## 4.1 Le problème d’instanciation

La plupart des planificateurs prenant en entrée le langage PDDL passent par une étape d’instanciation qui leur permet d’avoir plus d’informations pour effectuer des études d’atteignabilité sur l’espace de recherche afin d’en déduire par exemple des fonctions heuristiques et les utiliser pour améliorer le temps de recherche et la qualité des solutions obtenues.

Le processus d’instanciation consiste à remplacer toutes les occurrences d’une variable typée par les constantes du même type. Le processus d’instanciation génère toutes les instances possibles avec toutes les combinaisons de valeurs constantes possibles. Le problème d’instanciation dépend du nombre de paramètres dans la méthode ou de l’opérateur et de la cardinalité du domaine de chaque variable. Pour un opérateur possédant  $k$  paramètres  $x_i$  avec  $i \in \{1, \dots, k\}$  ayant pour domaine  $D(x_i)$  et dont la cardinalité est  $|D(x_i)|$ , la complexité du processus d’instanciation est égale à :

$$\mathcal{O} = \prod_{i=0}^k |D(x_i)|$$

On peut voir que le nombre d’instances créées augmente rapidement avec un grand nombre de constantes dans le problème ce qui fait exploser la complexité de l’instanciation et de la recherche. Si on prend comme exemple l’instanciation du domaine *rover* avec le problème *p40* de l’IPC5. En considérant juste l’opérateur *communicate\_soil\_data* (*?x - rover ?l - lander ?p1 - waypoint ?p2 - waypoint ?p3 - waypoint*) on arrive à 14 millions d’instances =  $(14 \times rover) \times (1 \times lander) \times (100 \times waypoint1) \times (100 \times waypoint2) \times (100 \times waypoint3)$ .

En HTN, le problème de la complexité est d’autant plus important qu’il concerne en plus des opérateurs toutes les méthodes de décomposition. En sachant qu’une méthode contient le plus souvent plusieurs tâches chacune d’entre elles comportant des paramètres, une méthode a donc un nombre de paramètre supérieur ou égal au nombre de paramètres de la tâche qui en contient le plus. Ce qui donne aux méthodes un nombre de paramètre plus important que les opérateurs et donc un nombre d’instances beaucoup plus important. Bien-sur le nombre d’instances de méthodes par rapport au nombre d’opérateurs instanciés dépend de la définition du domaine. Reprenons comme exemple l’instanciation du problème *p40* du domaine *rover*, la méthode *send\_soil\_data* (*?x - rover ?from - waypoint*) ne compte que deux paramètres déclarés. Cependant, elle contient deux tâches, à savoir : (*do\_navigate ?x ?w1*) et (*communicate\_soil\_data ?x ?l ?from ?w1 ?w2*) qui introduisent trois paramètres supplémentaires. Dans cet exemple, nous arrivons au même nombre d’instances que pour l’opérateur *communicate\_soil\_data*, à savoir 14 millions d’instances. Mais on peut facilement imaginer avoir d’autres tâches et des paramètres supplémentaires.

## 4.2 L’instanciation des opérateurs

L’instanciation des opérateurs passe par quatre étapes : une étape de normalisation des expressions logiques, une étape d’instanciation des opérateurs, une étape de simplification des expressions logiques, et enfin, une étape de simplification et de réduction du nombre d’opérateurs.

### 4.2.1 La normalisation des expression logiques

Dans cette étape, toutes les expressions logiques contenant des implications et des quantificateurs sont reformulées sous une forme conjonctive ou disjonctive simple en suivant les règles de réécriture suivantes :

- $\phi \rightarrow \varphi \Rightarrow \neg\phi \wedge \varphi$
- $\neg(\phi \wedge \varphi) \Rightarrow \neg\phi \vee \neg\varphi$
- $forall(?x - type) \Rightarrow x_1 \wedge x_2 \wedge \dots \wedge x_n$
- $exists(?x - type) \Rightarrow x_1 \vee x_2 \vee \dots \vee x_n$

Toutes les formules logiques contenues dans les opérateurs sont affectées par cette réécriture. Ces règles permettent de mettre les expressions logiques sous la forme conjonctive normale qui est un préalable classique à toute manipulation des expressions logiques.

#### 4.2.2 L'instanciation des opérateurs

Instancier un opérateur consiste à remplacer chaque variable déclarée dans ce dernier par les constantes dont le type correspond à celui de la variable ou en est un sous-type. Pour chaque combinaison de valeurs une nouvelle action est créée. L'exemple 4.1 montre une instance de l'opérateur *navigate* présente dans l'exemple 3.1 où la variable *?x* a été remplacée par la constante *rover1*, *?p1* par *waypoint3* et *?p2* par *waypoint2*. L'instanciation se base sur les types des variables pour trouver les constantes correspondantes. Mais dans certains cas, les problèmes ne sont pas typés. Il faut alors inférer les types des variables à partir des prédicats unaires dans lesquels elles apparaissent avant d'instancier les opérateurs. Le processus d'inférence des types est présenté en détail dans (Koehler & Hoffmann, 1999).

#### Exemple 4.1 :

```
(: action navigate
: parameters ( rover1 waypoint3 waypoint2 )
: precondition
  ( and ( available rover1 ) ( at rover1 waypoint3 )
        ( can_traverse rover1 waypoint3 waypoint2 )
        ( visible waypoint3 waypoint2 ) )
: effect ( and ( not( at rover1 waypoint3 ) ) ( at rover1 waypoint2 ) )
)
```

#### 4.2.3 La simplification des formules atomiques

La phase de simplification doit être effectuée le plus tôt possible dans le processus d'instanciation afin d'optimiser le processus et de réduire son coût. La simplification consiste à essayer d'évaluer en amont les formules atomiques contenues dans les opérateurs à *vrai* ou *faux* en utilisant le concept d'inertie. L'ensemble des propositions considérées comme une inertie regroupe les inerties négatives et les inerties positives.

- L'inertie négative regroupe les propositions qui n'apparaissent jamais dans les effets négatifs d'un opérateur, donc elles ne sont jamais consommées par une action du problème. Par conséquent, si les propositions considérées comme des inerties négatives n'apparaissent pas dans l'état initial, elles n'apparaîtront dans aucun état du problème.
- L'inertie positive regroupe les propositions qui n'apparaissent jamais dans les effets positifs d'un opérateur, donc elles ne sont jamais produites par une action du problème. Comme pour les inerties négatives, si une proposition est une inertie positive et qu'elle n'est pas dans l'état initial, elle n'apparaîtra dans aucun état du problème.

Le calcul des inerties est réalisé en parcourant une seule fois l'ensemble des opérateurs du problème. Il se fait très facilement, puisque les effets des opérateurs se limitent à une forme conjonctive. Les prédicats qui ne sont pas dans l'ensemble des inerties sont nommés "fluent" et peuvent de ce fait apparaître ou disparaître d'un état à un autre. La simplification des formules atomiques se fait en remplaçant un prédicat dans les inerties négatives par *faux* s'il n'est pas dans l'état initial, et en le remplaçant par *vrai* s'il est dans les inerties positives et l'état initial. Si *p* est un prédicat totalement instancié et *I* l'état initial, alors les règles de simplification sont définies comme suit:

- **Si** *p* est une inertie négative et  $p \notin I$  **alors** *p* est simplifiée à **faux**.
- **Si** *p* est une inertie positive et  $p \in I$  **alors** *p* est simplifiée à **vrai**.
- **Sinon** *p* ne peut pas être simplifiée.

Toutes les propositions simplifiées peuvent être supprimées du problème et toutes celles qui restent sont considérées comme pertinentes. Si on prend, par exemple, le domaine *rover*, la proposition (*can\_traverse ?x - rover ?p1 - waypoint ?p2 - waypoint*) n'apparaît ni dans les effets négatifs ni dans les effets positifs des opérateurs. Elle est par conséquent dans l'ensemble des inerties positives et négatives et peut être remplacée par *vrai* si elle est dans l'état initial ou par *faux* sinon.

#### 4.2.4 La simplification des actions

La simplification des actions vise à trouver celles qui ne pourront jamais être réalisées, en s'appuyant sur les simplifications atomiques explicitées dans §4.2.3. Pour cela, on s'intéresse aux simplifications des expressions logiques définies dans les préconditions et les effets des actions. Comme on l'a vu précédemment, les expressions atomiques peuvent être simplifiées à *vrai* ou *faux*, ce qui permet de simplifier les préconditions et les effets en appliquant les règles de logique suivantes:

$\neg TRUE \equiv FALSE$	$\neg FALSE \equiv TRUE$
$TRUE \wedge \varphi \equiv \varphi$	$\varphi \wedge \varphi \equiv \varphi$
$FALSE \wedge \varphi \equiv FALSE$	$\varphi \vee \varphi \equiv \varphi$
$TRUE \vee \varphi \equiv TRUE$	$\varphi \wedge \neg \varphi \equiv FALSE$
$FALSE \vee \varphi \equiv \varphi$	$\varphi \vee \neg \varphi \equiv TRUE$

Si ces simplifications permettent de réduire à *vrai* ou *faux* toute l'expression logique des préconditions ou des effets d'une action, elle peut être simplifiée comme suit:

- Si la précondition ou un effet d'une action est remplacé par *faux*, l'action est supprimée du problème de planification. Dans le cas où la précondition est fautive, l'action ne peut jamais être appliquée. Dans le cas où c'est l'effet est simplifié à *faux*, l'action produit un état incohérent.
- Si tous les effets d'une action sont évalués à *vrai*, elle peut être supprimée parce qu'elle ne produit aucun changement.

### 4.3 L'instanciation des méthodes

L'instanciation des méthodes passe par cinq étapes : Une étape de normalisation des expressions contenues dans les contraintes, une étape d'inférence de types, une étape d'instanciation des méthodes, une étape de simplifications des expressions logiques, et enfin, une étape de simplification et de réduction des méthodes instanciées.

#### 4.3.1 La normalisation des expressions logiques

En HTN, la normalisation des expressions logiques utilise les règles définies dans §4.2.1 pour réécrire les expressions logiques contenues dans les contraintes des méthodes. Les contraintes concernées par cette normalisation sont celles contenant des expressions logiques: *Before*, *After* et *Between*. La réécriture des expressions logiques sous forme normale conjonctive est nécessaire pour les futures manipulations.

#### 4.3.2 L'inférence des types

La différence avec l'instanciation des opérateurs réside dans le fait que les méthodes permettent de spécifier des variables non déclarées dans les paramètres. Dans l'exemple 3.2, la variable *?mid* est utilisée dans les sous tâches et presque toutes les contraintes mais n'est pas déclarée dans les paramètres de la méthode. Ces variables n'ont aucun type défini, ce qui nécessite d'effectuer l'inférence des types de ces variables avant de pouvoir réaliser l'instanciation des méthodes. Le processus d'inférence pour chaque variable non déclarée se découpe en deux étapes :

*L'inférence à partir des tâches*

1. Récupérer toutes les tâches  $T$  qui contiennent dans leurs paramètres la variable non déclarée,
2. Pour chaque tâche  $t \in T$ , récupérer l'opérateur  $op_r$  ou les méthodes  $m_r$  qui sont pertinents pour  $t$ .
3. Pour chaque tâche  $t \in T$ , récupérer les types déclarés dans les paramètres de  $op_r$  ou des  $m_r$ . Si on obtient deux types  $A$  et  $B$ , où  $B$  est un sous type de  $A$ , on ne garde que le type  $B$ ,
4. Si plusieurs types n'ayant aucun lien d'héritage sont récupérés, alors une erreur de typage qui doit être signalée.



*L'inférence à partir des contraintes*

1. Récupérer l'ensemble des propositions  $P$ , à partir des contraintes qui contiennent dans leurs paramètres la variables non déclarée,
2. Pour chaque proposition  $p \in P$ , récupérer les types de la variable non déclarée à partir de la formule atomique pertinente pour  $p$ ,
3. Si plusieurs types qui n'ont aucun lien d'héritage sont récupérés, alors une erreur de typage doit être signalée. Sinon, si les types ont un lien d'héritage, il faut garder le type qui n'a pas de sous types.

À la fin, si, à partir des différentes étapes d'inférence, plusieurs types sont obtenus, il faut garder le type ne possédant pas de sous types. S'il reste encore plusieurs types, alors c'est une erreur.

### 4.3.3 L'instanciation des méthodes

L'instanciation d'une méthode consiste à remplacer les variables qu'elle contient par toutes leurs instances possibles. Comme pour les opérateurs, une instance d'une variable est une constante dont le type est égal à celui de la variable ou en est un sous-type. Chaque instance de méthode correspond à une combinaison d'instances des variables qu'elle contient.

**Exemple 4.2 :**

```
(:method do_navigate
 :parameters (rover1 waypoint3 waypoint0)
 :expansion
  ((tag t1 (navigate rover1 waypoint3 waypoint1))
   (tag t2 (visit waypoint1))
   (tag t3 (do_navigate rover1 waypoint1 waypoint0))
   (tag t4 (unvisit waypoint1)))
 :constraints
  (and
   (series t1 t2 t3 t4)
   (before (and (not(can_traverse rover1 waypoint3 waypoint0))
                (not(visited waypoint1))
                (can_traverse rover1 waypoint3 waypoint1)) t1)
   (between (visited waypoint1) t2 t4)
   (after (and (not(at rover1 waypoint3))
                (at rover1 waypoint0)) (t1 t2 t3 t4))
  )
)
```

Le résultat de l'instanciation de la méthode *do\_navigate* de l'exemple 3.2 est la méthode totalement instanciée présentée dans l'exemple 4.2 avec la combinaison suivante:  $?x \equiv rover1$ ,  $?from \equiv waypoint3$ ,  $?to \equiv waypoint0$ ,  $?mid \equiv waypoint1$ . La valeur affectée à  $?mid$  correspond au type *waypoint* en s'appuyant sur l'inférence des types depuis les sous tâches et les contraintes de la méthode.

### 4.3.4 La simplification des formules atomiques

En sachant que le nombre d'instances de méthodes obtenues pour un problème est plus grand que celui des opérateurs, la phase de simplification doit être effectuée le plus tôt possible dans le processus d'instanciation. Comme pour les opérateurs, la simplification consiste à essayer d'évaluer en amont les formules atomiques contenues dans les contraintes de la méthode à *vrai* ou *faux* en utilisant le principe d'inertie. Sans redéfinir la notion l'inertie et les règles de simplification présentés dans §4.2.3, le résultat conduirait à la simplification de la contraintes définies dans la méthode *do\_navigate* de l'exemple 4.2:

```
(before (and (not(can_traverse rover1 waypoint3 waypoint0))
             (not(visited waypoint1))
             (can_traverse rover1 waypoint3 waypoint1)) t1)
)
```

par:

```
( before ( false ) t1 ) )
```

si (*can\_traverse rover1 waypoint3 waypoint0*) est dans l'état initial. On voit que le processus de simplification des formules atomiques réduit considérablement la complexité des contraintes et réduit de ce fait la complexité du traitement effectué lors de la phase de simplification des méthodes.

#### 4.3.5 La simplification des méthodes

La simplification des méthodes cherche à identifier et supprimer les méthodes dont les contraintes ne vont jamais être vérifiées quel que soit l'état initial et le but du problème. Deux simplifications sont réalisées lors d'un seul parcours sur l'ensemble des méthodes :

##### *La simplification fondée sur les contraintes*

Comme son nom l'indique, la simplification fondée sur les contraintes s'appuie sur les évaluations de leurs expressions logiques. De la même manière qu'elles peuvent l'être pour les opérateurs, ces dernières peuvent être simplifiées à *vrai* ou *faux* en se fondant sur les règles de logiques présentées dans §4.2.4. En sachant que les contraintes définies dans les méthodes sont sous forme normale conjonctive, les règles de simplifications qui s'appliquent sont les suivantes :

- Si l'expression logique est simplifiée à *vrai*, toute la contrainte est supprimée, puisqu'elle est toujours vérifiée.
- Si la formule logique d'une contrainte est simplifiée à *faux*, toute la méthode est supprimée. Dans ce cas, cette contrainte ne pourra jamais être vérifiée dans le problème, ce qui implique que cette méthode ne mènera jamais à un plan solution.

##### *La simplification fondée sur les tâches*

La simplification fondée sur les tâches cherche à supprimer les méthodes dont les tâches primitives ne peuvent pas être réalisées. En sachant que la simplification des opérateurs est effectuée avant celle des méthodes, la procédure de simplification est comme suit :

1. Récupérer l'ensemble des tâches primitives  $T$  définies dans la méthode à simplifier,
2. Pour chaque tâche  $t \in T$ , vérifier si l'action permettant de réaliser  $t$  a été supprimée lors de la phase de simplification des opérateurs. Si c'est le cas, alors toute la méthode est supprimée. Sinon, elle est conservée,
3. Si aucune action n'est trouvée, toute la méthode est supprimée.

Une simplification des méthodes fondée sur les tâches pourrait être réalisée en considérant les tâches composées. Dans cette simplification, une méthode est supprimée si elle contient une tâche composée dont l'ensemble des méthodes pertinentes est vide. Ce processus de simplification nécessiterait plusieurs itérations sur l'ensemble des méthodes. Dans chaque itération, des méthodes sont supprimées parce qu'elles contiennent des tâches composées dont l'ensemble des méthodes pertinentes est vide. En sachant que ces méthodes peuvent être pertinentes pour des tâches  $t'$ , leur suppression ouvre la possibilité de supprimer d'autres méthodes contenant  $t'$  dans la prochaine itération. Le processus se poursuit ainsi jusqu'à ce que l'ensemble des méthodes à simplifier se stabilise.

## 5 Tests et résultats

Après avoir présenté la méthode d'instanciation et de simplification des domaines HTN, nous cherchons à savoir dans cette partie si la diminution du nombre des méthodes et des opérateurs, en utilisant une approche instanciée, améliore les performances des algorithmes HTN. Pour répondre à cette question, nous avons implémenté une version simplifiée de l'algorithme SHOP nommée *iSHOP* (*instanciated SHOP*) et fonctionnant avec un problème totalement instancié, et nous l'avons comparé avec l'algorithme SHOP classique.

## 5.1 L'algorithme iSHOP

iSHOP est développé en Java en utilisant la librairie de planification PDDL4J (Pellier, 2016). La librairie inclut les modules nécessaires pour l'analyse lexicale et syntaxique et la planification classique en plus du module d'instanciation et de simplification des problèmes de planification HTN que nous avons développé. Notre choix s'est porté sur SHOP parce que c'est l'algorithme de référence pour la planification HTN, qu'il est performant et simple à implémenter.

L'algorithme 1 présente un processus générique de iSHOP qui prend en entrée le problème  $(S, T, O, M, P)$  où  $S$  est un état,  $T = (t_1, t_2, \dots, t_n)$  est une liste de tâches,  $O$  est l'ensemble des actions,  $M$  les méthodes instanciées et  $P$  les propositions du problème. Dans cet algorithme on commence par vérifier si l'ensemble des tâches  $T$  n'est pas vide, sinon il faut retourner *un plan vide*. On récupère ensuite la première tâche et selon si elle est primitive ou composée, on applique l'action correspondante à l'état dans le premier cas, ou on applique une méthode de décomposition dans le deuxième. Le processus se répète jusqu'à ce que toutes les tâches du réseau de tâches sont traitées. Le plan est constitué des actions appliquées aux tâches primitives du réseau de tâches. Contrairement à SHOP, aucune contrainte d'instanciation n'est maintenue et la vérification des préconditions est effectuée en une seule vérification d'inclusion dans l'état, grâce à l'instanciation qui nous permet de représenter les préconditions sous forme d'un ensemble de propositions à comparer avec l'ensemble des propositions de l'état.

---

**Algorithm 1** iSHOP( $S, T, O, M, P$ )

---

```
1: si  $T = \emptyset$  alors retourner plan vide
2:  $t \leftarrow$  la première tâche de  $T$ 
3:  $U \leftarrow T - t$ 
4: si  $t$  est primitive alors
5:    $a \leftarrow$  l'action pertinente pour  $t$ 
6:   si  $precond(a) \in S$  alors
7:      $P \leftarrow$  iSHOP( $a(S), U, O, M, P$ )
8:     retourner  $P$ 
9:   sinon
10:    retourner Échec
11: sinon
12:    $active \leftarrow \{m \in M \text{ et } m \text{ est pertinente pour } t\}$ 
13:   si  $active \neq \emptyset$  alors
14:     Choisir de façon non déterministe  $m \in active$ 
15:     si  $precond(m) \in S$  alors
16:        $T' \leftarrow U \cup tasks(m)$ 
17:       iSHOP( $S, T', O, M, P$ )
18:     sinon
19:       retourner Échec
20:   sinon
21:     retourner Échec
```

---

iSHOP utilise la structure des méthodes définie dans §3. Cette structure permet de définir les méthodes utilisées dans l'algorithme SHOP mais reste beaucoup trop expressive. Pour iSHOP toutes les contraintes sont ignorées sauf les *before* qui représentent les préconditions définies dans SHOP. L'ordre des tâches suit l'ordre dans lequel elles ont été définies dans les méthodes et le problème. L'expressivité du langage d'entrée permet une évolution facile à SHOP2, en considérant les contraintes d'ordre, ou vers les autres algorithmes HTN avec toutes les contraintes. Dans les problèmes, en plus de définir les *goal task*, iSHOP permet en plus de définir un état but avec les contraintes *after*. Chaque nœud de l'arbre de recherche contient un task network et l'état du système. Il représente l'état atteint après l'exécution de la dernière action exécutable dans le task network. Elle correspond à la dernière tâche primitive de la suite de tâches primitive sans interruption en partant du début.

## 5.2 Le cadre expérimental

Dans le cadre de notre comparaison entre SHOP et iSHOP, nous avons effectué une première campagne de tests où nous avons comparé les deux algorithmes sur trois domaines de planification: rover, childsnack et satellite. La première phase de test s'est limitée aux trois problèmes cités précédemment, principalement à cause de la difficulté de définir des méthodes HTN dans deux langages différents, un pour SHOP et un pour iSHOP, tout en veillant à ce que les deux définitions soient les plus proches possibles afin de ne pas fausser la comparaison. En plus des décompositions, nous avons réécrit en HTN tous les problèmes donnés dans les compétitions de planification pour trois domaines, ce qui nous a permis de comparer aussi les deux algorithmes avec un algorithme de planification classique qui a déjà été utilisé dans les compétitions de planification, à savoir *Fast Downward* (Helmert, 2006). Afin de recréer exactement les mêmes conditions pour les deux algorithmes, nous avons voulu avoir les deux algorithmes codés dans le même langage. Donc, nous avons choisi de comparer iSHOP qui est codé en Java avec un planificateur développé au sein de l'équipe et implémentant SHOP en Java. Nous n'avons pas utilisé JSHOP2, puisqu'il implémente l'algorithme SHOP2 et montre en plus des erreurs d'exécution sur le domaine rover.

### Matériel

Les tests ont été effectués sur un ordinateur multi-cœurs Intel Core i7 cadencés à 2,2GHZ possédant 16 Go de RAM DDR3 avec 1600MHz. Le nombre de cœurs n'affecte pas beaucoup les performances des algorithmes, puisqu'ils n'implémentent pas des techniques de parallélisation et que le processus Java s'exécute sur un seul cœur. Les autres cœurs ne sont utilisés par la JVM que pour la compression de mémoire lorsque celle qui est allouée est dépassée. La mémoire allouée pour l'exécution du processus Java dans cet expérimentation est de 10 Go.

### Critères de comparaison

Le but de l'instanciation est de réduire le temps de recherche. Nous avons, donc, comparé les algorithmes en nous appuyant sur les critères de la catégorie *agile* des compétitions de planification, où chaque planificateur obtient un score basé sur son temps de traitement par rapport au meilleur temps des autres algorithmes. Pour iSHOP, le temps total est composé du temps de recherche et du temps de pré-traitement. Nous nous sommes aussi intéressés à la longueur des plans obtenus avec chaque algorithme. Mais la comparaison en terme de longueur de plan reste très liée à la définition du domaine, surtout entre les algorithmes HTN et classiques.

La figure 2 présente les résultats obtenus lors de la première campagne de tests en terme de temps d'exécution. Sur l'axe des abscisses, sont représentés les problèmes de planification des trois domaines. L'axe des ordonnées représente le temps, en secondes, pris par chaque planificateur pour trouver un résultat. Si aucun point n'est affiché pour un problème donné, cela signifie que le planificateur n'a pas trouvé de solution dans le temps imparti qui est de 10 minutes. La figure 3 représente les résultats des algorithmes en terme de longueur de plans qui sont représentés en nombre d'actions sur l'axe des ordonnées.

## 5.3 Résultats et évaluation

Les résultats obtenus avec un algorithme planification HTN restent très liés à la définition du domaine. En prenant en compte cette caractéristique et dans un esprit d'équité, nous avons défini des domaines HTN très similaires pour les deux algorithmes. Néanmoins, de légères différences n'ont pas pu être évitées, cela est dû principalement aux spécificités des langages d'entrée de chaque planificateur.

En considérant les temps de recherche affichés dans la figure 2 (a, b et c), on peut remarquer que, iSHOP prend moins de temps que SHOP pour trouver une solution. L'écart de temps de recherche augmente avec la complexité des problèmes. Il est très petit, voire négligeable sur les problèmes simples, de l'ordre de plusieurs secondes, sur les problèmes moyens et de l'ordre de la dizaine de secondes sur les problèmes complexes. On peut voir également que SHOP ne trouve plus de solutions à partir du 20e problème dans rover, du 17e dans childsnack et du 12e dans satellite, alors que iSHOP trouve une solution pour le problème le plus complexe de rover en 85 sec, de childsnack en 22 sec et satellite en 350 sec.

On peut noter que le temps du pré-traitement représente plus de 90% du temps total de traitement de iSHOP dans childsnack et satellite, et moins de 10% du temps total dans satellite. Cela est dû, en grande partie, à la définition des méthodes et aux inerties présentes dans le problème. Dans rover, nous avons suivi la définition du domaine donnée par SHOP mais nous aurions pu définir le domaine autrement, ce qui aurait

conduit à plus de simplifications. Dans le graphe (d) de la figure 2, la mauvaise performance de iSHOP par rapport à Fast Downward est due principalement au temps de pré-traitement pour les mêmes raisons citées précédemment. Sans le temps de prétraitement, le temps de recherche de iSHOP est de 0,78 sec avec moins de 7 844 nœuds explorés pour le problème le plus complexe, contre 8,21 sec et 7 091 nœuds explorés avec Fast Downward.

Le tableau 1 montre les scores obtenus pour chaque algorithme sur les trois domaines en s'appuyant sur les règles de la catégorie *agile* de l'IPC 8. On voit que sur le domaine rover, Fast Downward est en tête avec un score parfait de 22/22. Il est 13,95% plus performant que iSHOP, et SHOP est 16,4% plus performant que SHOP. Sur le domaine childsnack, iSHOP est en tête avec un score 18,59/20. Il est 62,5% plus performant que Fast Downward. Sur le domaine satellite, c'est Fast Downward qui a réalisé le meilleure score avec 18,65/20. iSHOP est 6,23% moins performant que Fast Downward et 43% plus performant que SHOP. La note globale sur les trois problèmes pour Fast Downward, iSHOP et SHOP est respectivement de: 45,5/62 54,81/62 et 37,57/62. Sur les trois domaines, iSHOP est 15% plus performant que Fast Downward et 27,8% plus performant que SHOP. Les résultats prouvent que iSHOP reste plus performant en terme de temps de calcul que la version SHOP classique avec une nette avance sur les problèmes complexes.

Comme pour le temps de recherche, la longueur des plans, en HTN dépend grandement de la définition des méthodes de décomposition. Dans la figure 3 (a,b,c), on peut observer que la longueur des plans obtenus avec SHOP et iSHOP. On voit clairement que les deux algorithmes trouvent des plans de longueurs assez similaires. Dans le cas de Fast Downward, la différence de plans avec iSHOP est très grande. Cela est dû principalement à l'approche HTN de iSHOP qui définit le but comme une succession de tâches ordonnées, alors que Fast Downward, en plus d'heuristiques très performantes, définit le but comme un état à atteindre, où l'ordre des actions n'est pas restreint par la définition du problème.

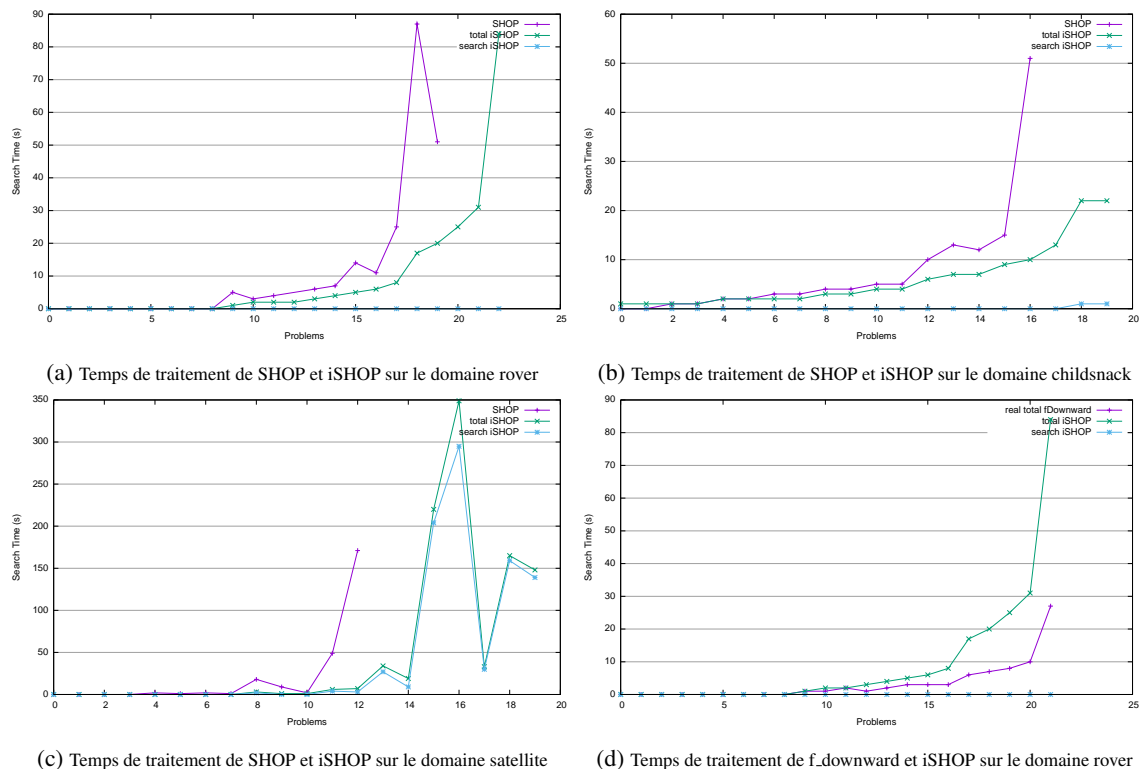


Figure 2: Comparaison des temps de traitement des algorithmes iSHOP, Fast Downward et SHOP sur les domaines de planification: rover, childsnack et satellite

Rover	fdwd	iSHOP	SHOP	Childs	fdwd	iSHOP	SHOP	Satlte	fdwd	iSHOP	SHOP
pb00	1	1	1	pb00	0	0,88	1	pb00	1	1	1
pb01	1	1	1	pb01	0,49	0,91	1	pb01	1	1	1
pb02	1	1	1	pb02	0,34	0,94	1	pb02	1	1	1
pb03	1	1	1	pb03	1	0,61	0,61	pb03	1	1	1
pb04	1	1	1	pb04	1	0,64	0,66	pb04	1	1	0,33
pb05	1	1	1	pb05	1	0,70	0,72	pb05	1 f	1	0,39
pb06	1	1	1	pb06	0	1	0,95	pb06	1	1	0,37
pb07	1	1	1	pb07	0	1	0,95	pb07	1	1	0,37
pb08	1	1	1	pb08	0	1	0,91	pb08	1	0,43	0,32
pb09	1	0,88	0,63	pb09	1	0,88	0,84	pb09	1	0,66	0,42
pb10	1	0,86	0,79	pb10	0	1	0,92	pb10	0,86	1	0,76
pb11	1	0,96	0,81	pb11	0	1	0,93	pb11	1	0,61	0,39
pb12	1	0,72	0,63	pb12	0	1	0,83	pb12	0,91	1	0,42
pb13	1	0,77	0,64	pb13	0	1	0,81	pb13	0,98	1	0
pb14	1	0,81	0,59	pb14	0	1	0,83	pb14	0,88	1	0
pb15	1	0,74	0,62	pb15	0	1	0,81	pb15	1	0,90	0
pb16	1	0,73	0,54	pb16	0	1	0,59	pb16	0	1	0
pb17	1	0,70	0,47	pb17	0	1	0	pb17	1	0,48	0
pb18	1	0,70	0,54	pb18	0	1	0	pb18	1	0,69	0
pb19	1	0,67	0	pb19	0	1	0	pb19	1	0,47	0
pb20	1	0,67	0	Total	4,84	18,59	14,42	Total	18,65	17,28	7,81
pb21	1	0,67	0								
Total	22	18,93	15,32								

Table 1: Scores des algorithmes Fast Downward, iSHOP et SHOP

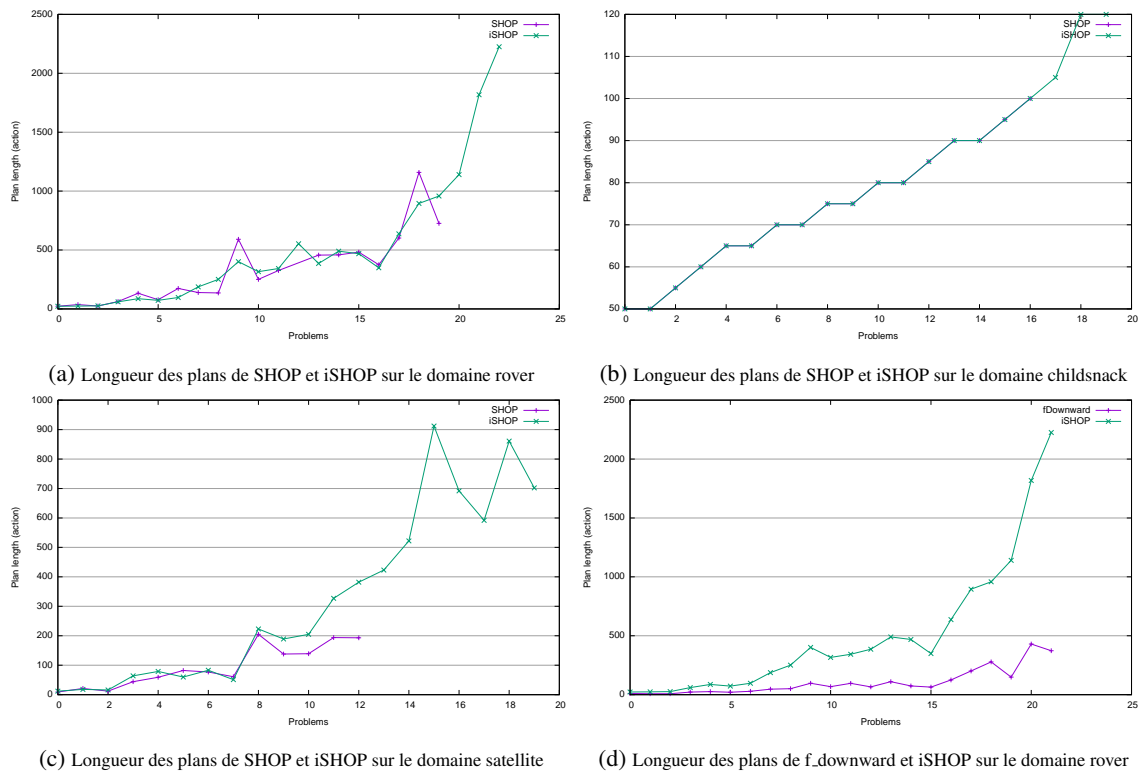


Figure 3: Comparaison de la longueur de plans des algorithmes iSHOP, Fast Downward et SHOP sur les domaines de planification: rover, childsnack et satellite

## 6 Conclusion

Nous avons présenté, dans cet article, une nouvelle approche totalement instanciée pour la planification HTN. La particularité de cette approche réside dans le fait qu'elle réutilise les méthodes d'instanciation et de simplification utilisées dans la planification classique, et propose de nouvelles règles pour l'instanciation des méthodes HTN. Nous avons utilisé pour cela une représentation des méthodes ayant une grande expressivité permettant d'être utilisée par tous les types de planificateur HTN à la fois dans l'espace de plan et à la fois dans l'espace d'états. Nous avons cherché à démontrer l'efficacité de notre approche sur trois domaines de planification à travers l'implémentation et le test de l'algorithme iSHOP. Les résultats obtenus avec ce dernier montrent qu'une approche de planification HTN totalement instanciée permet d'avoir des temps de recherches beaucoup plus courts qu'avec une approche HTN classique. L'avantage de l'approche instanciée ne réside pas seulement dans le temps de traitement, puisqu'elle permet d'effectuer des études atteignabilité à partir des méthodes complètement instanciées et ouvre la porte à l'utilisation d'heuristiques de recherche.

Au vu des résultats obtenus lors de la première phase de tests, nous envisageons de continuer de faire plus de tests sur d'autres domaines de planification, afin d'avoir plus de points de comparaisons et valider les résultats actuels. Nous envisageons aussi dans de futurs travaux de proposer et d'implémenter des heuristiques de recherche avec l'algorithme iSHOP et un autre algorithme HTN utilisant l'espace de plans qui est en cours de développement au sein de l'équipe et tester les performances de l'approche HTN totalement instanciée avec heuristiques sur les deux types d'algorithmes.

## References

- BARTÁK R., SALIDO M. A. & ROSSI F. (2010). Constraint satisfaction techniques in planning and scheduling. *Journal of Intelligent Manufacturing*, **21**(1), 5–15.
- BEVACQUA G., CACACE J., FINZI A. & LIPPIELLO V. (2015). Mixed-initiative planning and execution for multiple drones in search and rescue missions. In *Proceeding of the International Conference on Automated Planning and Scheduling*, p. 315–323.
- CURRIE K. & TATE A. (1991). O-Plan: the open planning architecture. *Artificial Intelligence Journal*, **52**(1), 49–86.
- DE LA ASUNCIÓN M., CASTILLO L., FDEZ-OLIVARES J., GARCÍA-PÉREZ Ó., GONZÁLEZ A. & PALAO F. (2005). SIADEx: An interactive knowledge-based planner for decision support in forest fire fighting. *Artificial Intelligence Communications*, **18**(4), 257–268.
- EROL K., HENDLER J. A. & NAU D. S. (1994). UMCP: A sound and complete procedure for hierarchical task-network planning. In *Proceedings of the Artificial Intelligence Planning Systems*, volume 94, p. 249–254.
- FIKES R. E. & NILSSON N. J. (1971). STRIPS: A new approach to the application of theorem proving to problem solving. *Artificial Intelligence journal*, **2**(3-4), 189–208.
- GEFFNER P. H. H. & HASLUM P. (2000). Admissible heuristics for optimal planning. In *Proceedings of the International Conference of AI Planning Systems*, p. 140–149.
- GEORGIEVSKI I. & AIELLO M. (2015). HTN planning: Overview, comparison, and beyond. *Artificial Intelligence Journal*, **222**, 124–156.
- HASLUM P., BONET B., GEFFNER H. *et al.* (2005). New admissible heuristics for domain-independent planning. In *Proceedings of the AAAI Conference*, volume 5, p. 9–13.
- HELMERT M. (2006). The fast downward planning system. *Journal of Artificial Intelligence Research*, **26**, 191–246.
- HELMERT M., HASLUM P., HOFFMANN J. & NISSIM R. (2014). Merge-and-shrink abstraction: A method for generating lower bounds in factored state spaces. *Journal of the Association for Computing Machinery*, **61**(3), 16.
- HOFFMANN J. & NEBEL B. (2001). The FF planning system: Fast plan generation through heuristic search. *JAIR*, p. 253–302.
- HOFFMANN J., PORTEOUS J. & SEBASTIA L. (2004). Ordered landmarks in planning. *Journal of Artificial Intelligence Research*, **22**, 215–278.

- KAMBHAMPATI S. (2000). Planning graph as a (dynamic) CSP: Exploiting EBL, DDB and other CSP search techniques in graphplan. *Journal of Artificial Intelligence Research*, **12**, 1–34.
- KAUTZ H. & SELMAN B. (1999). Unifying SAT-based and graph-based planning. In *Proceedings of the International Joint Conference on Artificial Intelligence*, volume 99, p. 318–325.
- KAUTZ H. A., SELMAN B. *et al.* (1992). Planning as satisfiability. In *Proceedings of the European Conference on Artificial Intelligence*, volume 92, p. 359–363: Citeseer.
- KOEHLER J. & HOFFMANN J. (1999). *Handling of inertia in a planning system*. Rapport interne.
- KOEHLER J., NEBEL B., HOFFMANN J. & DIMOPOULOS Y. (1997). *Extending planning graphs to an ADL subset*. Springer.
- LOPEZ A. & BACCHUS F. (2003). Generalizing graphplan by formulating planning as a CSP. In *Proceedings of the International Joint Conference on Artificial Intelligence*, volume 3, p. 954–960: Citeseer.
- NAU D., CAO Y., LOTEM A. & MUNOZ-AVILA H. (1999). SHOP: Simple hierarchical ordered planner. In *Proceedings of the international joint conference on Artificial intelligence*, p. 968–973: Morgan Kaufmann Publishers Inc.
- NAU D. S., AU T.-C., ILGHAMI O., KUTER U., MURDOCK J. W., WU D. & YAMAN F. (2003). SHOP2: An htn planning system. *Journal of Artificial Intelligence Research*, **20**, 379–404.
- PELLIER D. (2016). PDDL4J planning library, Url: <https://github.com/pellierd/pddl4j>.
- RICHTER S., HELMERT M. & WESTPHAL M. (2008). Landmarks revisited. In *Proceedings of the National Conference of the American Association for Artificial Intelligence*, volume 8, p. 975–982.
- RINTANEN J. (2012). Planning as satisfiability: Heuristics. *Artificial Intelligence Journal*, **193**, 45–86.
- RINTANEN J. (2014). Madagascar: Scalable planning with SAT. In *Proceedings of the International Planning Competition*.
- SACERDOTI E. D. (1975a). *The nonlinear nature of plans*. Rapport interne, DTIC Document.
- SACERDOTI E. D. (1975b). *A structure for plans and behavior*. Rapport interne, DTIC Document.
- SEIPP J., SIEVERS S. & HUTTER F. (2014). Fast downward cedalion. *International Planning Competition Planning and Learning Part: planner abstracts*.
- STRENZKE R. & SCHULTE A. (2011). The MMP: A mixed-initiative mission planning system for the multi-aircraft domain. In *Proceeding of the International Conference on Automated Planning and Scheduling*, p. 74–82: Citeseer.
- TATE A. (1976). *Project planning using a hierarchic non-linear planner*. Department of Artificial Intelligence, University of Edinburgh.
- TATE A. (1977). Generating project networks. In *Proceedings of the International Joint Conference on Artificial Intelligence*, p. 888–893: Morgan Kaufmann Publishers Inc.
- TATE A., DRABBLE B. & KIRBY R. (1994). O-Plan2: an open architecture for command, planning and control. In *Proceedings of the Intelligent Scheduling*: Citeseer.
- WESER M., OFF D. & ZHANG J. (2010). HTN robot planning in partially observable dynamic environments. In *Proceeding of the International Conference on Robotics and Automation*, p. 1505–1510: IEEE.
- WILKINS D. E. (1984). Domain-independent planning representation and plan generation. *Artificial Intelligence Journal*, **22**(3), 269–301.
- WILKINS D. E. (1990). Can AI planners solve practical problems? *Computational intelligence Journal*, **6**(4), 232–246.